

Документ подписан простой электронной подписью

Информация о владельце:

ФИО: Прохоров Сергей Григорьевич

Должность: Председатель УМК

Дата подписания: 2023-09-10 10:05

Уникальный программный ключ:

b1cb3ce3b5a8850f02c3b2579bc691893e7a6284

**МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ
РОССИЙСКОЙ ФЕДЕРАЦИИ**

Федеральное государственное бюджетное образовательное учреждение высшего образования «Казанский национальный исследовательский технический университет им. А.Н. Туполева-КАИ»

(КНИТУ-КАИ)

Чистопольский филиал «Восток»

Кафедра компьютерных и телекоммуникационных систем

УТВЕРЖДЕНО:

Ученым советом КНИТУ-КАИ

(в составе ОП ВО)

КОМПЛЕКТ ОЦЕНОЧНЫХ МАТЕРИАЛОВ

по дисциплине (модулю)

Б1.В.05.01 Электронные вычислительные машины

Чистополь 2023 г.

Комплект оценочных материалов по дисциплине (модулю) разработан для обучающихся всех форм обучения по направлению подготовки (специальности):

Код и наименование направления подготовки (специальности)	Направленность (профиль, специализация, магистерская программа)
09.03.01 Информатика и вычислительная техника	Вычислительные машины, комплексы, системы и сети
	Автоматизированные системы обработки информации и управления

Разработчик(и):

Классен Виктор Иванович, д.т.н., проф.

Комплект оценочных материалов по дисциплине (модулю) рассмотрен на заседании кафедры КиТС, протокол № 8 от 26.05.2023г.

Заведующий кафедрой

Классен Виктор Иванович, д.т.н., проф.

1 ОЦЕНОЧНЫЕ МАТЕРИАЛЫ ПО ОСВОЕНИЮ ДИСЦИПЛИНЫ (МОДУЛЯ)

Текущий контроль успеваемости обеспечивает оценивание хода освоения дисциплины (модуля).

Промежуточная аттестация предназначена для оценки достижения запланированных результатов обучения по завершению изучения дисциплины (модуля) и позволяет оценить уровень и качество ее освоения обучающимися.

Комплект оценочных материалов представляет собой совокупность оценочных средств (комплекс заданий различного типа с ключами правильных ответов, включая критерии оценки), используемых при проведении оценочных процедур (текущего контроля, промежуточной аттестации) с целью оценивания достижения обучающимися результатов обучения по дисциплине (модулю).

1.1 Оценочные средства и балльные оценки для контрольных мероприятий

Таблица 1.1 Объем дисциплины (модуля) для очной формы обучения

Семестр (курс)	Общая трудоемкость дисциплины (модуля)/практики, в з.е./час	Виды учебной работы, в т.ч. проводимые с использованием ЭО и ДОТ											
		Контактная работа обучающихся с преподавателем по видам учебной работы (аудиторная работа)							Самостоятельная работа обучающегося (внеаудиторная работа)				
		Лекции	Лабораторные работы	Практические занятия	Курсовая работа (консультация, защита)	Курсовой проект (консультация, защита)	Консультации перед экзаменом	Контактная работа на промежуточной аттестации	Курсовая работа (подготовка)	Курсовой проект (подготовка)	Проработка учебного материала (самоподготовка)	Подготовка к промежуточной аттестации	Форма промежуточной аттестации
Очная форма обучения													
5 семестр	5 ЗЕ/180	32	32	-	-	-	-	0,35	-	-	80,00	35,65	экзамен

Текущий контроль успеваемости и промежуточная аттестация по дисциплине (модулю) осуществляется в соответствии с балльно-рейтинговой системой по 100-балльной шкале. Балльные оценки для контрольных мероприятий представлены в таблице 1.2. Пересчет суммы баллов в традиционную оценку представлен в таблице 1.3.

Таблица 1.2 Балльные оценки для контрольных мероприятий

Наименование контрольного мероприятия	Максимальный балл на первую аттестацию	Максимальный балл за вторую аттестацию	Максимальный балл за третью аттестацию	Всего за семестр
5 семестр				
Тестирование	15	15		30
Защита лабораторных работ	10	10		20
Итого (максимум за период)	25	25		50
Экзамен				50
Итого				100

Таблица 1.3 Шкала оценки на промежуточной аттестации

Выражение в баллах	Словесное выражение при форме промежуточной аттестации - зачет	Словесное выражение при форме промежуточной аттестации – экзамен, зачет с оценкой
от 86 до 100	Зачтено	Отлично
от 71 до 85	Зачтено	Хорошо
от 51 до 70	Зачтено	Удовлетворительно
до 51	Не зачтено	Неудовлетворительно

Форма и организация промежуточной аттестации по итогам освоения дисциплины – зачет проводится в виде итогового тестирования.

Форма и организация промежуточной аттестации по итогам освоения дисциплины – экзамен, проводится два этапа: тестирование и устные ответы на экзаменационные вопросы.

2 Оценочные средства для проведения текущего контроля

2.1 Тестовые вопросы

Тестовые вопросы содержат следующие типы вопросов с соответствующим количеством баллов за правильный ответ:

Тип вопроса	Количество баллов за правильный ответ
запрос выбора вариантов ответа	0,5
запрос нескольких ответов	1 -при выборе всех правильных 0,5 – за 2 правильных из 3 0,25 – за 1 правильный из 3 0,5 – за 1 правильный из 2
запрос ввода пропущенного текста	1

Тест 1

«Электронные вычислительные машины»

(30 вопросов)

В тест входит 30 вопросов с выбором 1 правильного ответа из четырех. За каждый правильный ответ студент получает 0,5 балла.

1. Арифметико-логическое устройство (АЛУ)
Выполняет арифметические и логические действия над операндами correct
Выполняет арифметические и логические действия над операндами и хранит результаты операций incorrect
Реализует цепочки микрокоманд incorrect
Хранит команды и данные incorrect
2. Поле команды «Код операции»
Содержит информацию о том, какая сейчас должна быть выполнена операция correct
Содержит информацию о том, какая должна быть выполнена операция на следующем шаге incorrect
Содержит информацию о том, какая сейчас должна быть вызвана подпрограмма incorrect
Содержит информацию о том, какое устройство выставило запрос на прерывание incorrect
3. Счетчик команд
Содержит адрес выполняемой в данный момент команды correct
Содержит адрес следующей команды incorrect
Содержит адрес результата выполняемой операции incorrect
Содержит адрес вызываемой подпрограммы incorrect
4. Регистр команд
Хранит текущую команду в процессе ее дешифрации и выполнения correct
Хранит информацию о наборе команд процессора incorrect
Хранит информацию о следующей команде программы incorrect
Хранит информацию о следующей микропрограмме команды incorrect
5. Регистр состояния процессора
Разряды этого регистра характеризуют текущее состояние процессора correct
Разряды этого регистра характеризуют состояние процессора на следующем шаге программы incorrect
Разряды этого регистра характеризуют состояние процессора после прерывания incorrect
Разряды этого регистра характеризуют запросы на прерывание incorrect
6. Стек
Это набор регистров для временного хранения данных correct
Регистры для организации процедур массового обслуживания incorrect
Память для долговременного хранения данных incorrect
Регистры для расширения оперативной памяти incorrect
7. Дешифратор

- Это логическая схема, преобразующая двоичный код в унарный, когда только на одном выходе появляется активный сигнал correct
- Логическая схема, преобразующая унарный сигнал в код на выходе incorrect
- Логическая схема, определяющая работу АЛУ incorrect
- Логическая схема, определяющая работу ОЗУ incorrect
8. Дешифратор адреса памяти
- Выбирает физическую ячейку памяти по заданному адресу correct
- Выбирает виртуальную ячейку памяти по строке и столбцу incorrect
- Указывает адрес следующей команды incorrect
- Указывает адрес предыдущей команды incorrect
9. Линейный дешифратор
- Имеет одну ступень преобразования входного кода correct
- Имеет две ступени преобразования входного кода incorrect
- Логическая схема, преобразующая унарный сигнал в код на выходе incorrect
- Логическая схема, определяющая работу АЛУ incorrect
10. Двухкаскадный дешифратор
- Имеет две ступени преобразования входного кода correct
- Имеет одну ступень преобразования входного кода incorrect
- Логическая схема, определяющая работу АЛУ incorrect
- Логическая схема, определяющая работу ОЗУ incorrect
11. Матричный дешифратор
- Применяется для построения управляющих схем ОЗУ correct
- Применяется для построения управляющих схем ПЗУ incorrect
- Применяется для построения управляющих схем АЛУ incorrect
- Позволяет использовать большой объем внешней памяти incorrect
12. Шифратор
- Служит для построения схем преобразования единичного сигнала в код correct
- Служит для построения схем преобразования кода в единичный сигнал incorrect
- Служит для построения схем управления АЛУ incorrect
- Служит для построения схем управления ОЗУ incorrect
13. Мультиплексор
- Логическая схема, выбирающая один из нескольких информационных входов и коммутирующая этот вход на выход correct
- Логическая схема, выбирающая один из нескольких информационных выходов и коммутирующая этот выход на вход incorrect
- Логическая схема, выбирающая данные из ОЗУ и коммутирующая эти данные на вход процессора incorrect
- Логическая схема, выбирающая данные из АЛУ и коммутирующая эти данные на вход внешнего устройства incorrect
14. Регистр
- Представляет собой параллельное соединение нескольких триггеров correct
- Представляет собой последовательное соединение нескольких триггеров incorrect
- Представляет собой параллельно-последовательное соединение нескольких триггеров incorrect
- Представляет собой виртуальное соединение нескольких триггеров incorrect

15. Сумматор
 Выполняет сложение двоичных чисел в соответствии с правилами двоичного сложения correct
 Выполняет сложение десятичных чисел в соответствии с правилами десятичного сложения incorrect
 Выполняет двоично-десятичное преобразование чисел incorrect
 Выполняет сложение чисел с плавающей запятой incorrect
16. Стек
 Это набор регистров для временного хранения данных correct
 Регистры для организации процедур массового обслуживания incorrect
 Память для долговременного хранения данных incorrect
 Регистры для временного хранения большого объема данных incorrect
17. Компьютеры с CISC архитектурой
 Имеют полную систему команд correct
 Имеют набор простых команд incorrect
 Имеют циклическую систему команд incorrect
 Имеют виртуальный набор команд incorrect
18. Компьютеры с RISC архитектурой
 Имеют набор простых команд correct
 Имеют полную систему команд incorrect
 Имеют регулярную систему команд incorrect
 Имеют виртуальный набор команд incorrect
19. В поле тэга указывается
 Тип и формат данных correct
 Тип и формат поисковых переменных incorrect
 Тип команды процессора incorrect
 Тип и виртуальный адрес данных incorrect
20. Дескриптор задает
 Размер массива данных и его местоположение correct
 Размер и тип набора команд incorrect
 Размер и тип регистров стека incorrect
 Размер виртуального массива данных incorrect
21. Адресация информации с помощью цепочки дескрипторов позволяет реализовать
 Многоступенчатую косвенную адресацию correct
 Многоступенчатую прямую адресацию incorrect
 Многоступенчатую непосредственную адресацию incorrect
 Многоступенчатую относительную адресацию incorrect
22. ЦУУ вырабатывает управляющие сигналы, необходимые для:
 Выполнения всех операций, предусмотренных системой команд correct
 Выполнения команд обращения к памяти incorrect
 Выполнения команд ввода-вывода incorrect
 Указывает на текущий адрес команды incorrect
23. Регистр сегмента DS
 Указывает на текущий сегмент данных correct

Указывает на текущий сегмент команд incorrect
Указывает на текущие данные стека incorrect
Выполнения команд обращения к стеку incorrect

24. Кеш-память это

ОЗУ, имеющее небольшой объем и высокое быстродействие correct
ПЗУ, имеющее небольшой объем и высокое быстродействие incorrect
ПЗУ, имеющее небольшой объем и невысокое быстродействие incorrect
ППЗУ, имеющее небольшой объем и невысокое быстродействие incorrect

25. Формат команды микропроцессора Intel

Обязательным полем команды является код операции correct
Обязательным полем команды является постбайт incorrect
Обязательным полем команды является префикс incorrect
Обязательным полем команды является смещение incorrect

26. Размерность операнда команды микропроцессора Intel определяется

Битом W correct
Кодом md incorrect
Кодом reg incorrect
Кодом постбайта incorrect

27. При горизонтальном микропрограммировании

Каждому разряду операционной части микрокоманды ставится в соответствие один управляющий сигнал correct
Каждому разряду функциональной части микрокоманды ставится в соответствие один управляющий сигнал incorrect
Каждому разряду адресной части микрокоманды ставится в соответствие один управляющий сигнал incorrect
Каждому разряду исполнительной части микрокоманды ставится в соответствие один управляющий сигнал incorrect

28. При вертикальном микропрограммировании

Из операционной части микрокоманды считывается двоичный код номера управляющей точки correct
Из операционной части микрокоманды считываются координаты управляющей точки incorrect
Из функциональной части микрокоманды считывается двоичный код номера управляющей точки incorrect
Из исполнительной части микрокоманды считывается двоичный код номера управляющей точки incorrect

29. В параллельных АЛУ операнды представляются:

Параллельным кодом и операции совершаются параллельно во времени над всеми разрядами операндов correct
Параллельным кодом и операции совершаются последовательно во времени над всеми разрядами операндов incorrect
Двоично-десятичным кодом и операции совершаются параллельно во времени над всеми разрядами операндов incorrect
Двоично-десятичным кодом и операции совершаются последовательно - параллельно во времени над всеми разрядами операндов incorrect

30. В последовательных АЛУ операнды представляются:

Последовательным кодом и операции производятся последовательно во времени над их отдельными разрядами correct
Параллельным кодом и операции производятся последовательно во времени над их отдельными разрядами incorrect

Тест 2

«Электронные вычислительные машины»

(30 вопросов)

В тест входит 30 вопросов с выбором 1 правильного ответа из четырех. За каждый правильный ответ студент получает 0,5 балла.

1. В многофункциональных АЛУ
Операции выполняются одними и теми же схемами correct
Операции выполняются разными схемами incorrect
Операции выполняются последовательными схемами incorrect
Операции выполняются параллельными схемами incorrect
2. В многофункциональных АЛУ
Функциональные схемы коммутируются в зависимости от требуемого режима работы correct
Функциональные схемы работают параллельно в зависимости от требуемого режима работы incorrect
Функциональные схемы работают последовательно в зависимости от требуемого режима работы incorrect
Функциональные схемы работают циклически в зависимости от требуемого режима работы incorrect
3. В АЛУ с регистровой структурой
За каждым из регистров закреплена своя логическая схема correct
Регистры выделены в отдельный блок incorrect
Регистры образуют сверхоперативную память incorrect
Регистры образуют виртуальную память incorrect
4. В АЛУ с магистральной структурой
Регистры выделены в отдельный блок correct
За каждым из регистров закреплена своя логическая схема incorrect
Регистры образуют сверхоперативную память incorrect
Регистры образуют виртуальную память incorrect
5. Магистральная структура АЛУ с последовательным соединением операционных узлов
В этом АЛУ преобразователь кода, комбинационный сумматор и сдвигатель соединены последовательно correct
В этом АЛУ преобразователь кода, комбинационный сумматор и сдвигатель соединены параллельно incorrect
В этом АЛУ преобразователь кода и комбинационный сумматор соединены последовательно, а сдвигатель соединен параллельно incorrect
В этом АЛУ преобразователь кода и комбинационный сумматор соединены параллельно, а сдвигатель соединен последовательно incorrect

6. Магистральная структура АЛУ с параллельным соединением операционных узлов В этом АЛУ преобразователь кода, комбинационный сумматор и сдвигатель соединены параллельно correct
 В этом АЛУ преобразователь кода, комбинационный сумматор и сдвигатель соединены последовательно incorrect
 В этом АЛУ преобразователь кода и комбинационный сумматор соединены последовательно, а сдвигатель соединен параллельно incorrect
 В этом АЛУ преобразователь кода и комбинационный сумматор соединены параллельно, а сдвигатель соединен последовательно incorrect
7. Магистральная структура АЛУ с параллельным соединением операционных узлов
 Позволяет выполнять несколько микроопераций параллельно correct
 Позволяет выполнять несколько микроопераций последовательно incorrect
 Позволяет выполнять сложение параллельно, а умножение последовательно incorrect
 Позволяет выполнять сложение последовательно, а умножение параллельно incorrect
8. Принцип локального параллелизма АЛУ
 Распараллеливание во времени алгоритма выполняемой команды на ряд независимых этапов correct
 Разделение во времени алгоритма выполняемой команды на ряд последовательных этапов incorrect
 Распараллеливание во времени алгоритма выполняемой микрокоманды на ряд независимых этапов incorrect
 Разделение во времени алгоритма выполняемой микрокоманды на ряд последовательных этапов incorrect
9. Конвейерная обработка в АЛУ
 Операционный блок разделяется на несколько частей – уровней конвейера correct
 Операционный блок разделяется на несколько последовательных частей конвейера incorrect
 Операционный блок разделяется на несколько виртуальных частей конвейера incorrect
 Операционный блок разделяется на несколько параллельных частей конвейера incorrect
10. Память ЭВМ предназначена для:
 Хранения и выдачи информации correct
 Хранения и передачи информации incorrect
 Хранения и обработки информации incorrect
 Хранения и отображения информации incorrect
11. Время доступа к памяти это:
 Промежуток времени между выдачей запроса на чтение и моментом поступления запрошенного слова из памяти correct
 Промежуток времени между выдачей запроса на запись и моментом окончания записи слова в память incorrect
 Промежуток времени, в течение которого память доступна процессору для чтения или записи incorrect
 Промежуток времени между выдачей запроса на чтение и моментом отображения информации на экране incorrect

12. Основные требования к памяти ЭВМ:
- Увеличение емкости, увеличение быстродействия, снижение стоимости correct
 - Увеличение быстродействия, уменьшение емкости, снижение стоимости incorrect
 - Увеличение емкости, увеличение быстродействия, увеличение стоимости incorrect
 - Увеличение емкости, уменьшение быстродействия, увеличение стоимости incorrect
13. Чем выше иерархический уровень памяти:
- Тем выше быстродействие, но меньше емкость correct
 - Тем выше емкость, но меньше быстродействие incorrect
 - Тем выше емкость, но больше стоимость incorrect
 - Тем выше емкость, но меньше стоимость incorrect
14. Самый высокий уровень иерархии памяти:
- Сверхоперативный correct
 - Внешний incorrect
 - Оперативный incorrect
 - Внутренний incorrect
15. К сверхоперативному уровню относятся:
- Местная память, сверхоперативная память, управляющая память, буферная память correct
 - Местная память, сверхоперативная память, оперативная память, буферная память incorrect
 - Местная память, сверхоперативная память, управляющая память, внешняя память incorrect
 - Местная память, сверхоперативная память, управляющая память, виртуальная память incorrect
16. Местная память это:
- Регистры управляющих и операционных блоков процессора correct
 - Регистры местного назначения процессора incorrect
 - Регистры местных блоков процессора incorrect
 - Регистры состояния процессора incorrect
17. Сверхоперативная память это:
- Сверхоперативное ЗУ с прямой адресацией correct
 - Сверхоперативное ЗУ с непосредственной адресацией incorrect
 - Сверхоперативное ЗУ с косвенной адресацией incorrect
 - Сверхоперативное ЗУ с относительной адресацией incorrect
18. Управляющая память предназначена для:
- Хранения управляющих микропрограмм процессора correct
 - Хранения управляющих программ процессора incorrect
 - Хранения управляющих программ ЭВМ incorrect
 - Хранения виртуальных команд процессора incorrect
19. Управляющая память выполнена на базе:
- Постоянного запоминающего устройства correct
 - Быстродействующего запоминающего устройства incorrect
 - Внешнего запоминающего устройства incorrect
 - Виртуального запоминающего устройства incorrect
20. Кэш-память это:

Буферное ЗУ, размещенное между процессором и оперативной памятью	correct
Буферное ЗУ, размещенное между процессором и внешним устройством	incorrect
Буферное ЗУ, размещенное между процессором и блоком управления	incorrect
Буферное ЗУ, размещенное между процессором и АЛУ	incorrect

21. Оперативная память служит для:

Хранения информации, непосредственно участвующей в вычислительном процессе
correct

Хранения оперативных данных incorrect

Хранения оперативных команд incorrect

Хранения виртуальных данных incorrect

22. Внешняя память используется для:

Хранения больших массивов информации в течение длительного времени correct

Хранения программ управление внешним устройством incorrect

Хранения больших массивов информации для передачи по линиям связи incorrect

Хранения больших массивов виртуальной информации incorrect

23. СОЗУ с прямой адресацией и одним адресным входом

Соединяется с одной входной шиной и одной выходной шиной correct

Соединяется с одной входной шиной и одной управляющей шиной incorrect

Соединяется с одной управляющей шиной и одной выходной шиной incorrect

Соединяется с одной управляющей шиной и одной виртуальной шиной incorrect

24. СОЗУ с прямой адресацией и двумя адресными входами

Соединяется с одной входной шиной и двумя выходными шинами correct

Соединяется с двумя адресными шинами и одной выходной шиной incorrect

Соединяется с двумя адресными шинами и двумя выходными шинами incorrect

Соединяется с двумя адресными шинами и двумя виртуальными шинами incorrect

25. Пространственная локализация Кэш-памяти основана на вероятности того, что:

В скором времени появится потребность обратиться к ячейкам памяти, которые расположены рядом с недавно вызванными ячейками correct

В скором времени появится потребность обратиться к ячейкам памяти, к которым недавно происходило обращение incorrect

В скором времени появится потребность обратиться к ячейкам памяти, к которым давно не происходило обращение incorrect

В скором времени появится потребность обратиться к виртуальным ячейкам памяти, к которым недавно происходило обращение incorrect

26. Временная локализация Кэш-памяти имеет место когда:

Недавно запрашиваемые ячейки запрашиваются снова correct

Давно запрашиваемые ячейки запрашиваются снова incorrect

Недавно запрашиваемые ячейки не запрашиваются снова incorrect

Недавно запрашиваемые виртуальные ячейки запрашиваются снова incorrect

27. Селектор памяти вырабатывает управляющие сигналы на основании:

Кода адреса памяти correct

Кода данных памяти incorrect

Кода команды обращения к памяти incorrect

Кода виртуального адреса памяти incorrect

28. ОЗУ статического типа имеет:

Большое быстродействие и небольшую емкость correct
Большую емкость и не большое быстродействие incorrect
Большое быстродействие и большую емкость incorrect
Не большое быстродействие и большую емкость incorrect

29. ОЗУ динамического типа имеет:

Большую емкость и не большое быстродействие correct
Большое быстродействие и большую емкость incorrect
Большое быстродействие и небольшую емкость incorrect
Большое быстродействие и большую стоимость incorrect

30. При наличии диода в запоминающем элементе масочного ЗУ на основе диодной матрицы в данном элементе будет записано:

Логический ноль correct
Логическая единица incorrect
Элемент будет находиться в третьем состоянии incorrect
Виртуальный ноль incorrect

Тест 3

«Электронные вычислительные машины»

(40 вопросов)

В тест входит 40 вопросов с выбором 1 правильного ответа из четырех. За каждый правильный ответ студент получает 0,5 балла.

1. Арифметико-логическое устройство (АЛУ)

Выполняет арифметические и логические действия над операндами correct
Выполняет арифметические и логические действия над операндами и хранит результаты операций incorrect
Реализует цепочки микрокоманд incorrect
Хранит команды и данные incorrect

2. Поле команды «Код операции»

Содержит информацию о том, какая сейчас должна быть выполнена операция correct
Содержит информацию о том, какая должна быть выполнена операция на следующем шаге incorrect
Содержит информацию о том, какая сейчас должна быть вызвана подпрограмма incorrect
Содержит информацию о том, какое устройство выставило запрос на прерывание incorrect

3. Счетчик команд

Содержит адрес выполняемой в данный момент команды correct
Содержит адрес следующей команды incorrect
Содержит адрес результата выполняемой операции incorrect
Содержит адрес вызываемой подпрограммы incorrect

4. Регистр команд

Хранит текущую команду в процессе ее дешифрации и выполнения correct
Хранит информацию о наборе команд процессора incorrect

- Хранит информацию о следующей команде программы incorrect
 Хранит информацию о следующей микропрограмме команды incorrect
5. Дешифратор
 Логическая схема, преобразующая двоичный код в унарный, когда только на одном выходе появляется активный сигнал correct
 Логическая схема, преобразующая унарный сигнал в код на выходе incorrect
 Логическая схема, определяющая работу АЛУ incorrect
 Логическая схема, определяющая работу ОЗУ incorrect
6. Дешифратор адреса памяти
 Выбирает физическую ячейку памяти по заданному адресу correct
 Выбирает виртуальную ячейку памяти по строке и столбцу incorrect
 Указывает адрес следующей команды incorrect
 Указывает адрес предыдущей команды incorrect
7. Линейный дешифратор
 Имеет одну ступень преобразования входного кода correct
 Имеет две ступени преобразования входного кода incorrect
 Логическая схема, преобразующая унарный сигнал в код на выходе incorrect
 Логическая схема, определяющая работу АЛУ incorrect
8. Двухкаскадный дешифратор
 Имеет две ступени преобразования входного кода correct
 Имеет одну ступень преобразования входного кода incorrect
 Логическая схема, определяющая работу АЛУ incorrect
 Логическая схема, определяющая работу ОЗУ incorrect
9. Матричный дешифратор
 Применяется для построения управляющих схем ОЗУ correct
 Применяется для построения управляющих схем ПЗУ incorrect
 Применяется для построения управляющих схем АЛУ incorrect
 Позволяет использовать больший объем внешней памяти incorrect
10. Шифратор
 Служит для построения схем преобразования единичного сигнала в код correct
 Служит для построения схем преобразования кода в единичный сигнал incorrect
 Служит для построения схем управления АЛУ incorrect
 Служит для построения схем управления ОЗУ incorrect
11. Мультиплексор
 Логическая схема, выбирающая один из нескольких информационных входов и коммутирующая этот вход на выход correct
 Логическая схема, выбирающая один из нескольких информационных выходов и коммутирующая этот выход на вход incorrect
 Логическая схема, выбирающая данные из ОЗУ и коммутирующая эти данные на вход процессора incorrect
 Логическая схема, выбирающая данные из АЛУ и коммутирующая эти данные на вход внешнего устройства incorrect

12. Регистр

Представляет собой параллельное соединение нескольких триггеров correct

Представляет собой последовательное соединение нескольких триггеров incorrect

Представляет собой параллельно-последовательное соединение нескольких триггеров incorrect

Представляет собой виртуальное соединение нескольких триггеров incorrect

13. Сумматор

Выполняет сложение двоичных чисел в соответствии с правилами двоичного сложения correct

Выполняет сложение десятичных чисел в соответствии с правилами десятичного сложения incorrect

Выполняет двоично-десятичное преобразование чисел incorrect

Выполняет сложение чисел с плавающей запятой incorrect

14. ЦУУ вырабатывает управляющие сигналы, необходимые для:

Выполнения всех операций, предусмотренных системой команд correct

Выполнения команд обращения к памяти incorrect

Выполнения команд ввода-вывода incorrect

Указывает на текущий адрес команды incorrect

15. Формат команды микропроцессора Intel

Обязательным полем команды является код операции correct

Обязательным полем команды является постбайт incorrect

Обязательным полем команды является префикс incorrect

Обязательным полем команды является смещение incorrect

16. Размерность операнда команды микропроцессора Intel определяется

Битом W correct

Кодом md incorrect

Кодом reg incorrect

Кодом постбайта incorrect

17. При горизонтальном микропрограммировании

Каждому разряду операционной части микрокоманды ставится в соответствие один управляющий сигнал correct

Каждому разряду функциональной части микрокоманды ставится в соответствие один управляющий сигнал incorrect

Каждому разряду адресной части микрокоманды ставится в соответствие один управляющий сигнал incorrect

Каждому разряду исполнительной части микрокоманды ставится в соответствие один управляющий сигнал incorrect

18. При вертикальном микропрограммировании

Из операционной части микрокоманды считывается двоичный код номера управляющей точки correct

Из операционной части микрокоманды считываются координаты управляющей точки incorrect

Из функциональной части микрокоманды считывается двоичный код номера управляющей точки incorrect

Из исполнительной части микрокоманды считывается двоичный код номера управляющей точки incorrect

19. В параллельных АЛУ операнды представляются:
 Параллельным кодом и операции совершаются параллельно во времени над всеми разрядами операндов correct
 Параллельным кодом и операции совершаются последовательно во времени над всеми разрядами операндов incorrect
 Двоично-десятичным кодом и операции совершаются параллельно во времени над всеми разрядами операндов incorrect
 Двоично-десятичным кодом и операции совершаются последовательно - параллельно во времени над всеми разрядами операндов incorrect
20. В последовательных АЛУ операнды представляются:
 Последовательным кодом и операции производятся последовательно во времени над их отдельными разрядами correct
 Параллельным кодом и операции производятся последовательно во времени над их отдельными разрядами incorrect
 Параллельным кодом и операции производятся параллельно во времени над их отдельными разрядами incorrect
 Двоично-десятичным кодом и операции совершаются последовательно - параллельно во времени над всеми разрядами операндов incorrect
21. В многофункциональных АЛУ
 Операции выполняются одними и теми же схемами correct
 Операции выполняются разными схемами incorrect
 Операции выполняются последовательными схемами incorrect
 Операции выполняются параллельными схемами incorrect
22. В многофункциональных АЛУ
 Функциональные схемы коммутируются в зависимости от требуемого режима работы correct
 Функциональные схемы работают параллельно в зависимости от требуемого режима работы incorrect
 Функциональные схемы работают последовательно в зависимости от требуемого режима работы incorrect
 Функциональные схемы работают циклически в зависимости от требуемого режима работы incorrect
23. В АЛУ с регистровой структурой
 За каждым из регистров закреплена своя логическая схема correct
 Регистры выделены в отдельный блок incorrect
 Регистры образуют сверхоперативную память incorrect
 Регистры образуют виртуальную память incorrect
24. В АЛУ с магистральной структурой
 Регистры выделены в отдельный блок correct
 За каждым из регистров закреплена своя логическая схема incorrect
 Регистры образуют сверхоперативную память incorrect
 Регистры образуют виртуальную память incorrect
25. Магистральная структура АЛУ с последовательным соединением операционных узлов
 В этом АЛУ преобразователь кода, комбинационный сумматор и сдвигатель соединены последовательно correct

В этом АЛУ преобразователь кода, комбинационный сумматор и сдвигатель соединены параллельно incorrect

В этом АЛУ преобразователь кода и комбинационный сумматор соединены последовательно, а сдвигатель соединен параллельно incorrect

В этом АЛУ преобразователь кода и комбинационный сумматор соединены параллельно, а сдвигатель соединен последовательно incorrect

26. Магистральная структура АЛУ с параллельным соединением операционных узлов

В этом АЛУ преобразователь кода, комбинационный сумматор и сдвигатель соединены параллельно correct

В этом АЛУ преобразователь кода, комбинационный сумматор и сдвигатель соединены последовательно incorrect

В этом АЛУ преобразователь кода и комбинационный сумматор соединены последовательно, а сдвигатель соединен параллельно incorrect

В этом АЛУ преобразователь кода и комбинационный сумматор соединены параллельно, а сдвигатель соединен последовательно incorrect

27. Магистральная структура АЛУ с параллельным соединением операционных узлов

Позволяет выполнять несколько микроопераций параллельно correct

Позволяет выполнять несколько микроопераций последовательно incorrect

Позволяет выполнять сложение параллельно, а умножение последовательно incorrect

Позволяет выполнять сложение последовательно, а умножение параллельно incorrect

28. Принцип локального параллелизма АЛУ

Распараллеливание во времени алгоритма выполняемой команды на ряд независимых этапов correct

Разделение во времени алгоритма выполняемой команды на ряд последовательных этапов incorrect

Распараллеливание во времени алгоритма выполняемой микрокоманды на ряд независимых этапов incorrect

Разделение во времени алгоритма выполняемой микрокоманды на ряд последовательных этапов incorrect

29. Конвейерная обработка в АЛУ

Операционный блок разделяется на несколько частей – уровней конвейера correct

Операционный блок разделяется на несколько последовательных частей конвейера incorrect

Операционный блок разделяется на несколько виртуальных частей конвейера incorrect

Операционный блок разделяется на несколько параллельных частей конвейера incorrect

30. Память ЭВМ предназначена для:

Хранения и выдачи информации correct

Хранения и передачи информации incorrect

Хранения и обработки информации incorrect

Хранения и отображения информации incorrect

31. Местная память это:

Регистры управляющих и операционных блоков процессора correct

Регистры местного назначения процессора incorrect

Регистры местных блоков процессора incorrect
Регистры состояния процессора incorrect

32. Сверхоперативная память это:

Сверхоперативное ЗУ с прямой адресацией correct
Сверхоперативное ЗУ с непосредственной адресацией incorrect
Сверхоперативное ЗУ с косвенной адресацией incorrect
Сверхоперативное ЗУ с относительной адресацией incorrect

33. Управляющая память предназначена для:

Хранения управляющих микропрограмм процессора correct
Хранения управляющих программ процессора incorrect
Хранения управляющих программ ЭВМ incorrect
Хранения виртуальных команд процессора incorrect

34. Управляющая память выполнена на базе:

Постоянного запоминающего устройства correct
Быстродействующего запоминающего устройства incorrect
Внешнего запоминающего устройства incorrect
Виртуального запоминающего устройства incorrect

35. СОЗУ с прямой адресацией и одним адресным входом

Соединяется с одной входной шиной и одной выходной шиной correct
Соединяется с одной входной шиной и одной управляющей шиной incorrect
Соединяется с одной управляющей шиной и одной выходной шиной incorrect
Соединяется с одной управляющей шиной и одной виртуальной шиной incorrect

36. СОЗУ с прямой адресацией и двумя адресными входами

Соединяется с одной входной шиной и двумя выходными шинами correct
Соединяется с двумя адресными шинами и одной выходной шиной incorrect
Соединяется с двумя адресными шинами и двумя выходными шинами incorrect
Соединяется с двумя адресными шинами и двумя виртуальными шинами incorrect

37. Селектор памяти вырабатывает управляющие сигналы на основании:

Кода адреса памяти correct
Кода данных памяти incorrect
Кода команды обращения к памяти incorrect
Кода виртуального адреса памяти incorrect

38. ОЗУ статического типа имеет:

Большое быстродействие и небольшую емкость correct
Большую емкость и не большое быстродействие incorrect
Большое быстродействие и большую емкость incorrect
Не большое быстродействие и большую емкость incorrect

39. ОЗУ динамического типа имеет:

Большую емкость и не большое быстродействие correct
Большое быстродействие и большую емкость incorrect
Большое быстродействие и небольшую емкость incorrect
Большое быстродействие и большую стоимость incorrect

40. При наличии диода в запоминающем элементе масочного ЗУ на основе диодной матрицы в данном элементе будет записано:

Логический ноль correct

Логическая единица incorrect

Элемент будет находиться в третьем состоянии incorrect

Виртуальный ноль incorrect

2.4 Выполнение лабораторных работ

Перечень лабораторных работ и система оценивания:

Семестр	Наименование лабораторной работы	Кол-во баллов	Критерии оценивания
5	1. Выполнение команд операций	5	Проведены необходимые опыты и измерения; самостоятельно и рационально выбрано необходимое оборудование; все опыты проведены в условиях и режимах, обеспечивающих получение правильных результатов и выводов; соблюдены требования правил безопасности труда; в отчете правильно и аккуратно выполнены все записи, таблицы, рисунки, чертежи, графики, вычисления; правильно выполнен анализ погрешностей.
		4	Работа выполнена полностью. Обучающийся владеет теоретическим материалом, отсутствуют ошибки при описании теории, формулирует собственные, самостоятельные, обоснованные, аргументированные суждения, допуская незначительные ошибки на дополнительные вопросы.
		3	Работа выполнена полностью. Обучающийся владеет теоретическим материалом на минимально допустимом уровне, отсутствуют ошибки при описании теории, испытывает затруднения в формулировке собственных обоснованных и аргументированных суждений, допуская незначительные ошибки на дополнительные вопросы.
		2	Работа выполнена полностью. Обучающийся практически не владеет теоретическим материалом, допуская ошибки по существу рассматриваемых (обсуждаемых) вопросов, испытывает затруднения в формулировке собственных обоснованных и аргументированных суждений, допускает ошибки при ответе на дополнительные вопросы.
		0-1	Работа выполнена полностью. Обучающийся не владеет теоретическим материалом, допуская грубые ошибки, испытывает затруднения в формулировке собственных суждений, неспособен ответить на дополнительные вопросы.
5	2. Выполнение команд без-	5	Проведены необходимые опыты и измерения;

	условного перехода		самостоятельно и рационально выбрано необходимое оборудование; все опыты проведены в условиях и режимах, обеспечивающих получение правильных результатов и выводов; соблюдены требования правил безопасности труда; в отчете правильно и аккуратно выполнены все записи, таблицы, рисунки, чертежи, графики, вычисления; правильно выполнен анализ погрешностей.
		4	Работа выполнена полностью. Обучающийся владеет теоретическим материалом, отсутствуют ошибки при описании теории, формулирует собственные, самостоятельные, обоснованные, аргументированные суждения, допуская незначительные ошибки на дополнительные вопросы.
		3	Работа выполнена полностью. Обучающийся владеет теоретическим материалом на минимально допустимом уровне, отсутствуют ошибки при описании теории, испытывает затруднения в формулировке собственных обоснованных и аргументированных суждений, допуская незначительные ошибки на дополнительные вопросы.
		2	Работа выполнена полностью. Обучающийся практически не владеет теоретическим материалом, допуская ошибки по существу рассматриваемых (обсуждаемых) вопросов, испытывает затруднения в формулировке собственных обоснованных и аргументированных суждений, допускает ошибки при ответе на дополнительные вопросы.
		0-1	Работа выполнена полностью. Обучающийся не владеет теоретическим материалом, допуская грубые ошибки, испытывает затруднения в формулировке собственных суждений, неспособен ответить на дополнительные вопросы.
5	3. Выполнение команд условного перехода	5	Проведены необходимые опыты и измерения; самостоятельно и рационально выбрано необходимое оборудование; все опыты проведены в условиях и режимах, обеспечивающих получение правильных результатов и выводов; соблюдены требования правил безопасности труда; в отчете правильно и аккуратно выполнены все записи, таблицы, рисунки, чертежи, графики, вычисления; правильно выполнен анализ погрешностей.
		4	Работа выполнена полностью. Обучающийся владеет теоретическим материалом, отсутствуют ошибки при описании теории, формулирует собственные,

			самостоятельные, обоснованные, аргументированные суждения, допуская незначительные ошибки на дополнительные вопросы.
		3	Работа выполнена полностью. Обучающийся владеет теоретическим материалом на минимально допустимом уровне, отсутствуют ошибки при описании теории, испытывает затруднения в формулировке собственных обоснованных и аргументированных суждений, допуская незначительные ошибки на дополнительные вопросы.
		2	Работа выполнена полностью. Обучающийся практически не владеет теоретическим материалом, допуская ошибки по существу рассматриваемых (обсуждаемых) вопросов, испытывает затруднения в формулировке собственных обоснованных и аргументированных суждений, допускает ошибки при ответе на дополнительные вопросы.
		0-1	Работа выполнена полностью. Обучающийся не владеет теоретическим материалом, допуская грубые ошибки, испытывает затруднения в формулировке собственных суждений, неспособен ответить на дополнительные вопросы.
5	4. Выполнение команд вызова подпрограмм	5	Проведены необходимые опыты и измерения; самостоятельно и рационально выбрано необходимое оборудование; все опыты проведены в условиях и режимах, обеспечивающих получение правильных результатов и выводов; соблюдены требования правил безопасности труда; в отчете правильно и аккуратно выполнены все записи, таблицы, рисунки, чертежи, графики, вычисления; правильно выполнен анализ погрешностей.
		4	Работа выполнена полностью. Обучающийся владеет теоретическим материалом, отсутствуют ошибки при описании теории, формулирует собственные, самостоятельные, обоснованные, аргументированные суждения, допуская незначительные ошибки на дополнительные вопросы.
		3	Работа выполнена полностью. Обучающийся владеет теоретическим материалом на минимально допустимом уровне, отсутствуют ошибки при описании теории, испытывает затруднения в формулировке собственных обоснованных и аргументированных суждений, допуская незначительные ошибки на дополнительные вопросы.
		2	Работа выполнена полностью. Обучающийся

			практически не владеет теоретическим материалом, допуская ошибки по существу рассматриваемых (обсуждаемых) вопросов, испытывает затруднения в формулировке собственных обоснованных и аргументированных суждений, допускает ошибки при ответе на дополнительные вопросы.
		0-1	Работа выполнена полностью. Обучающийся не владеет теоретическим материалом, допуская грубые ошибки, испытывает затруднения в формулировке собственных суждений, неспособен ответить на дополнительные вопросы.
5	5. Сумматор	5	Проведены необходимые опыты и измерения; самостоятельно и рационально выбрано необходимое оборудование; все опыты проведены в условиях и режимах, обеспечивающих получение правильных результатов и выводов; соблюдены требования правил безопасности труда; в отчете правильно и аккуратно выполнены все записи, таблицы, рисунки, чертежи, графики, вычисления; правильно выполнен анализ погрешностей.
		4	Работа выполнена полностью. Обучающийся владеет теоретическим материалом, отсутствуют ошибки при описании теории, формулирует собственные, самостоятельные, обоснованные, аргументированные суждения, допуская незначительные ошибки на дополнительные вопросы.
		3	Работа выполнена полностью. Обучающийся владеет теоретическим материалом на минимально допустимом уровне, отсутствуют ошибки при описании теории, испытывает затруднения в формулировке собственных обоснованных и аргументированных суждений, допуская незначительные ошибки на дополнительные вопросы.
		2	Работа выполнена полностью. Обучающийся практически не владеет теоретическим материалом, допуская ошибки по существу рассматриваемых (обсуждаемых) вопросов, испытывает затруднения в формулировке собственных обоснованных и аргументированных суждений, допускает ошибки при ответе на дополнительные вопросы.
		0-1	Работа выполнена полностью. Обучающийся не владеет теоретическим материалом, допуская грубые ошибки, испытывает затруднения в формулировке собственных суждений, неспособен ответить на дополнительные вопросы.

5	6. Линейный дешифратор	5	Проведены необходимые опыты и измерения; самостоятельно и рационально выбрано необходимое оборудование; все опыты проведены в условиях и режимах, обеспечивающих получение правильных результатов и выводов; соблюдены требования правил безопасности труда; в отчете правильно и аккуратно выполнены все записи, таблицы, рисунки, чертежи, графики, вычисления; правильно выполнен анализ погрешностей.
		4	Работа выполнена полностью. Обучающийся владеет теоретическим материалом, отсутствуют ошибки при описании теории, формулирует собственные, самостоятельные, обоснованные, аргументированные суждения, допуская незначительные ошибки на дополнительные вопросы.
		3	Работа выполнена полностью. Обучающийся владеет теоретическим материалом на минимально допустимом уровне, отсутствуют ошибки при описании теории, испытывает затруднения в формулировке собственных обоснованных и аргументированных суждений, допуская незначительные ошибки на дополнительные вопросы.
		2	Работа выполнена полностью. Обучающийся практически не владеет теоретическим материалом, допуская ошибки по существу рассматриваемых (обсуждаемых) вопросов, испытывает затруднения в формулировке собственных обоснованных и аргументированных суждений, допускает ошибки при ответе на дополнительные вопросы.
		0-1	Работа выполнена полностью. Обучающийся не владеет теоретическим материалом, допуская грубые ошибки, испытывает затруднения в формулировке собственных суждений, неспособен ответить на дополнительные вопросы.

3. Оценочные средства для проведения промежуточного контроля (промежуточной аттестации)

Семестр	Вид промежуточной аттестации	Вид контрольного мероприятия	Балльные оценки
5	Экзамен	Тестовые задания Вопросы к экзамену	0-20 0-30

3.1. Тестовые задания

Тестовые задания промежуточной аттестации представляют собой совокупность тестовых вопросов текущего контроля.

3.2 Комплексное задание (билет для зачета)

Билеты зачета равноценны по трудности, одинаковы по структуре, параллельны по расположению заданий. В билете два вопроса.

3.2.1 Вопросы на зачете/экзамене (экзаменационные вопросы)

1. Назначение, состав и принцип действия арифметико-логического устройства (АЛУ)
2. Структурная схема процессора. Назначение, принцип действия регистров общего назначения
3. Структурная схема процессора. Назначение, принцип действия оперативного запоминающего устройства
4. Управление последовательностью выполнения операций. Структура команд процессора
5. Структурная схема процессора. Назначение, принцип действия счетчика команд
6. Структурная схема процессора. Назначение, принцип действия регистра команд
7. Структурная схема процессора. Назначение, принцип действия дешифратора команд
8. Структурная схема процессора. Назначение, принцип действия устройства управления
9. Структурная схема процессора. Назначение, принцип действия дешифратора адреса памяти
10. Структурная схема процессора. Назначение, принцип действия шины для обмена информацией
11. Назначение, состав и принцип действия линейного дешифратора
12. Назначение, состав и принцип действия двухкаскадного дешифратора
13. Назначение, состав и принцип действия шифратора
14. Назначение, состав и принцип действия мультиплексора
15. Назначение, состав и принцип действия регистровой памяти
16. Назначение, состав и принцип действия сумматора
17. Назначение, состав и принцип действия стековой памяти
18. Компьютеры с CISC архитектурой
19. Компьютеры с RISC архитектурой
20. Теги и дескрипторы
21. Устройство управления памятью (диспетчер памяти)
22. Основные функциональные регистры процессоров Intel с CISC-архитектурой.
23. Регистры дескриптора сегментов
24. Формирование управляющих сигналов ЦУУ

25. Построение рабочего цикла ЦУУ
26. Способ синхронизации работы ЭВМ
27. Организация управления ЦУУ
28. Управляющее устройство (ЦУУ) с жёсткой логикой
29. Способы организации операционной части микрокоманды
30. Горизонтальное микропрограммирование;
31. Вертикальное микропрограммирование;
32. Смешанное микропрограммирование.
33. ЦУУ с микропрограммной логикой
34. ЦУУ со смешанным микропрограммированием
35. Виды адресации микрокоманд
36. Классификация АЛУ
37. Многофункциональные и блочные АЛУ
38. Структурная организация АЛУ
39. Регистровая структура АЛУ
40. АЛУ с магистральной структурой
41. Память ЭВМ
42. Иерархическая структура памяти
43. Сверхоперативная память
44. Управляющая память
45. Буферная память
46. Оперативная память
47. Внешняя память
48. Организация внутренней памяти процессора
49. Кэш-память
50. Статические устройства памяти (SRAM);
51. Динамические устройства памяти (DRAM)
52. Диспетчер адреса памяти
53. Способы регенерации ОЗУ динамического типа
54. Постоянные запоминающие устройства

Критерии оценивания

Суммарно оцениваются ответы на вопросы. Ответы должны быть развернутыми, полными. Каждый правильный ответ на вопрос оценивается до 15 баллов в зависимости от полноты ответа.

Оценивается полнота раскрытия материала; логичность изложения материала; умение иллюстрировать конкретными примерами; знание формул, терминологии, обозначений; использование профессиональной терминологии; демонстрация усвоенного ранее материала; самостоятельность в изложении материала.

Пример балльной системы оценивания:

Критерии оценивания	Количество баллов
<ul style="list-style-type: none">– полно раскрыто содержание материала;– материал изложен грамотно, в определенной логической последовательности;– продемонстрировано системное и глубокое знание материала;– точно используется терминология;– показано умение иллюстрировать теоретические положения конкретными примерами, применять их в новой ситуации;– продемонстрировано усвоение ранее изученных сопутствующих вопросов;– ответ дан самостоятельно, без наводящих вопросов;– продемонстрирована способность творчески применять знание теории к решению профессиональных задач;– допущены одна-две неточности при освещении второстепенных вопросов, которые исправляются по замечанию;	10-15
<ul style="list-style-type: none">– вопросы излагаются систематизировано и последовательно;– продемонстрировано умение анализировать материал, однако не все выводы носят аргументированный и доказательный характер;– продемонстрировано усвоение основной литературы;– ответ удовлетворяет в основном требованию на максимальную оценку, но при этом имеет один из недостатков: в изложении допущены небольшие пробелы, не искажившие содержание ответа; допущены один-два недочета при освещении основного содержания ответа, исправленные по замечанию преподавателя;– допущены ошибка или более двух недочетов при освещении второстепенных вопросов, которые легко исправляются по замечанию преподавателя;	7-9
<ul style="list-style-type: none">– неполно или непоследовательно раскрыто содержание материала, но показано общее понимание вопроса и продемонстрированы умения, достаточные для дальнейшего усвоения материала;– усвоены основные категории по рассматриваемому и дополнительным вопросам;– имелись затруднения или допущены ошибки в определении понятий, использовании терминологии, исправленные после нескольких наводящих ответов;– неполное знание теоретического материала, обучающийся не может применить теорию в новой ситуации;– продемонстрировано усвоение основной литературы;	4-6
<ul style="list-style-type: none">– не раскрыто основное содержание учебного материала либо отказ от ответа;– обнаружено незнание или непонимание большей или наиболее важной части учебного материала;– допущены ошибки в определении понятий, при использовании терминологии, некоторые не исправлены после нескольких наводящих вопросов.	1-3
<ul style="list-style-type: none">-ответ не получен.	0

Пример балльной системы оценивания вопросов:

Задание	Критерии оценивания	Количество баллов
Теоретический вопрос № 1	– полно раскрыто содержание материала; – материал изложен грамотно, в определенной логической последовательности; – продемонстрировано системное и глубокое знание материала; – точно используется терминология; – показано умение иллюстрировать теоретические положения конкретными примерами, применять их в новой ситуации; – продемонстрировано усвоение ранее изученных сопутствующих вопросов; – допущены одна-две неточности при освещении второстепенных вопросов, которые исправляются по замечанию;	0-15
Теоретический вопрос № 2	– полно раскрыто содержание материала; – материал изложен грамотно, в определенной логической последовательности; – продемонстрировано системное и глубокое знание материала; – точно используется терминология; – показано умение иллюстрировать теоретические положения конкретными примерами, применять их в новой ситуации; – продемонстрировано усвоение ранее изученных сопутствующих вопросов; – допущены одна-две неточности при освещении второстепенных вопросов, которые исправляются по замечанию;	0-15

3.3. Курсовая работа (курсовой проект)

Курсовая работа учебным планом не предусмотрена